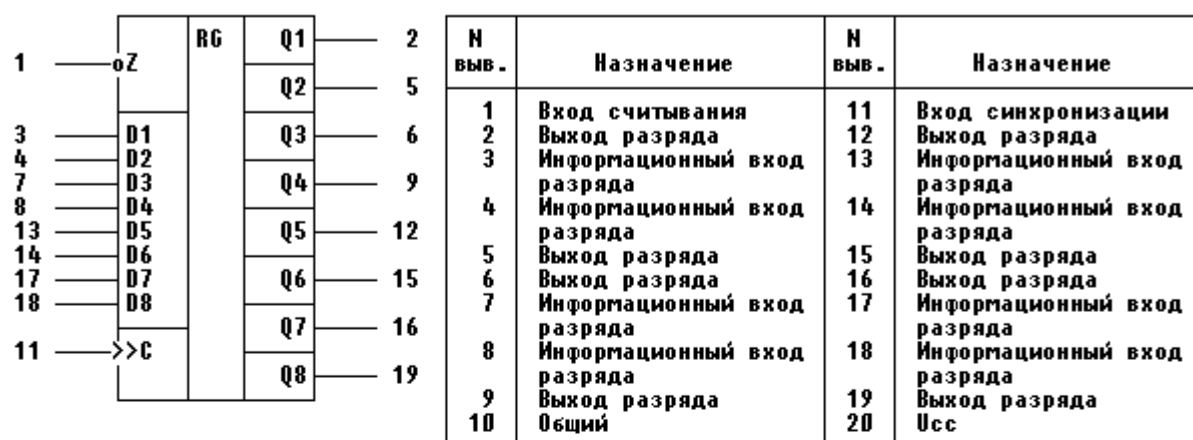


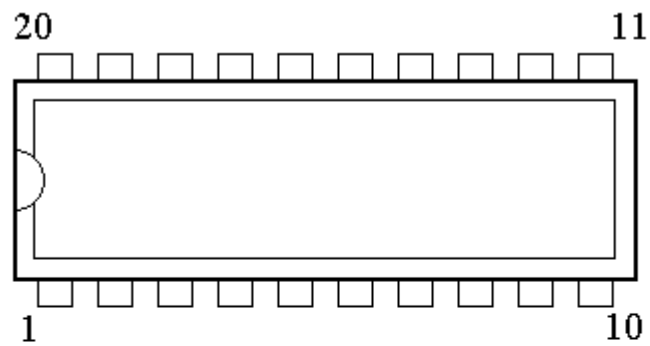
8-разрядный буферный регистр с защёлкой и тремя состояниями.



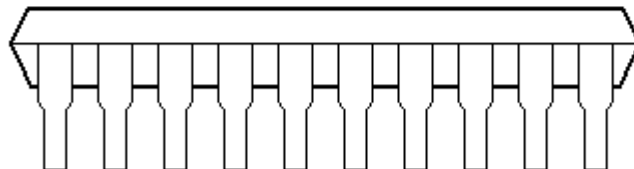
ВХОДЫ			ВЫХОДЫ	РЕЖИМ РАБОТЫ
Z	C	Dn	Q0-Q7	
L	LtoH	L	L	защёлкивание и считывание из регистра
L	LtoH	H	H	защёлкивание и считывание из регистра
L	L	x	Qo	хранение
H	x	x	Z	защёлкивание в регистр, разрыв выходов

Микросхема представляет собой восьмиразрядный регистр с уموщёнными выходами для управления большой ёмкостной или низкоомной нагрузкой и может быть использована в качестве магистрального формирователя. Базовый элемент микросхемы - D-триггер, при подаче положительного перепада на вход C происходит запись в него информации со входа D.

Высокий уровень на входе Z переводит выходы микросхемы в высокоимпедансное состояние, при этом в регистр может записываться новая информация или храниться предыдущая.



DIP 20



Тип микросхемы	КР1533ИР23
Фирма производитель	СНГ
Функциональные особенности	8-разрядный регистр на триггерах с защелкой с тремя состояниями на выходе
T, C	0...+70
I _{сс} , мА	28
ТрНЛ max, нс	16
ТрЛH max, нс	12
Корпус	DIP20