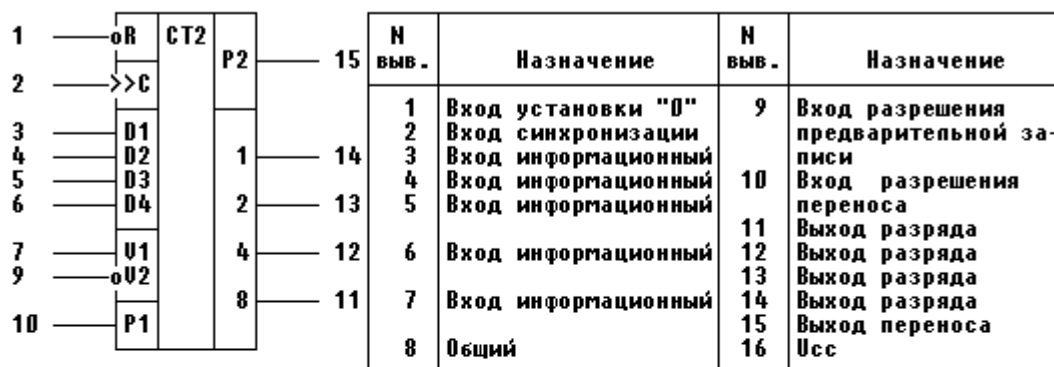
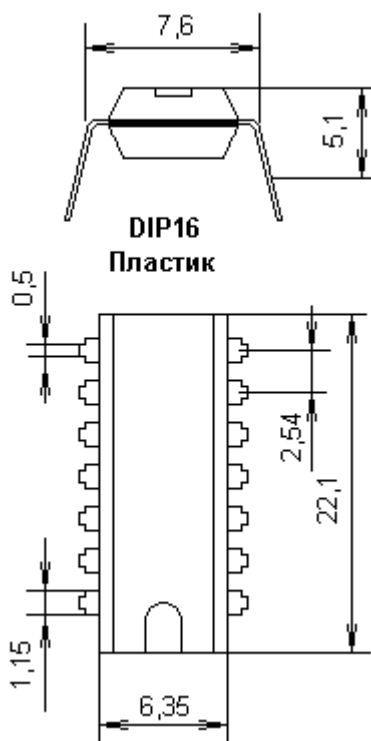


Синхронный 4-разрядный двоичный счетчик



Микросхема представляет собой четырехразрядный двоичный счетчик с асинхронным сбросом. В микросхеме предусмотрена возможность предварительной записи информации. Работа микросхемы определяется тремя управляющими входами V1, P1, V2. Низкий уровень напряжения на входе V2 разрешает предварительную установку счетчика в состояние, определяемое логическими уровнями на информационных входах. Установка проводится синхронно по переднему фронту синхросигнала. Счет импульсов, начиная с числа, предварительно установленного, будет осуществляться только при наличии напряжения высокого уровня на всех трех входах управления V1, P1, V2. При напряжении низкого уровня на одном из входов V1, P1 на выходах счетчика сохраняется предыдущее состояние. Установка счетчика в исходное состояние низкого уровня напряжения на выходах производится синхронно при подаче низкого уровня напряжения на вход R по положительному фронту тактового импульса по входу C.



Тип микросхемы	КР1533ИЕ18
Фирма производитель	СНГ
Функциональные особенности	Синхронный 4-разрядный двоичный счетчик
T, C	0...+70
Icc, mA	21
TrHL max, ns	17
TrLH max, ns	17
Корпус	DIP16