

# КР1533, SN74ALS, МН74ALS, КР1533ИЕ6

## Двоично-десятичный реверсивный счетчик (4-разрядный)

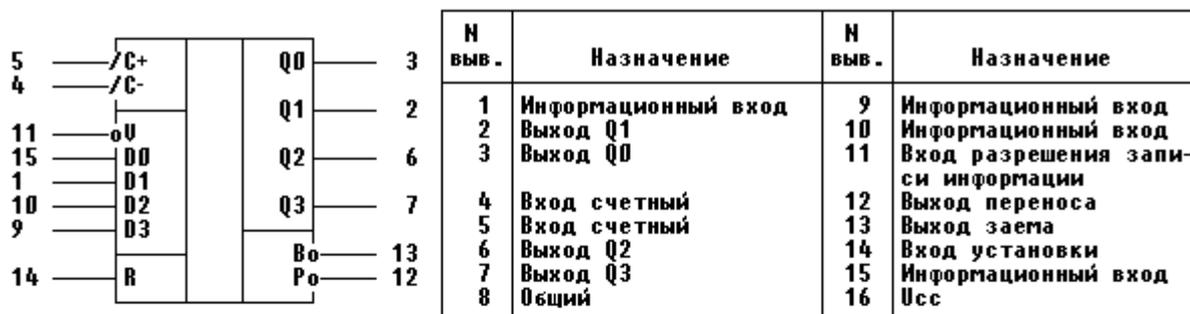
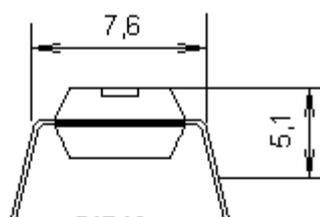


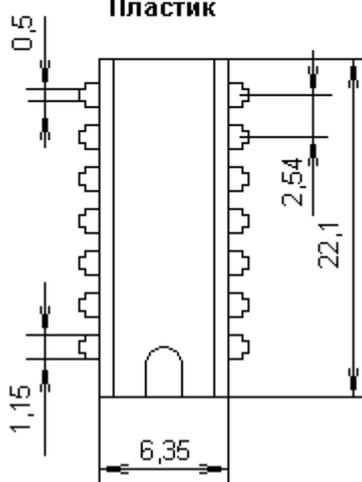
ТАБЛИЦА ИСТИННОСТИ

РЕЖИМ	R	V	C+	C-	D0	D1	D2	D3	Q0	Q1	Q2	Q3	P	B
СБРОС	H	X	X	L	X	X	X	X	L	L	L	L	H	L
	H	X	X	H	X	X	X	X	L	L	L	L	H	H
ПАРАЛЛЕЛЬНАЯ ЗАГРУЗКА	L	L	X	L	L	L	L	L	L	L	L	L	H	L
	L	L	X	H	L	L	L	L	L	L	L	L	H	H
	L	L	L	X	H	X	X	H	Qn=Dn			L	H	
	L	L	H	X	H	X	X	H	Qn=Dn			H	H	
Счет на увеличение	L	H	↑	H	X	X	X	X	Счет на увеличение			H	H	
Счет на уменьшение	L	H	H	↑	X	X	X	X	Счет на уменьшение			H	H	

Микросхема представляет двоично-десятичный реверсивный четырехразрядный счетчик, построенный на основе J-K триггеров. Функциональные схемы счетчиков приведены на рисунке. Особенностью счетчиков является их построение по синхронному принципу, по которому все триггеры схемы переключаются одновременно от одного счетного импульса. Направление счета а счетчиках определяется состоянием на счетных входах триггера. При прямом счете на входе обратного счета должно быть напряжение высокого уровня, при обратном счете на входе прямого счета должно быть напряжение высокого уровня. Установка в нуль (сброс) счетчика осуществляется независимо от состояний информационных, счетных входов и входа предварительной записи. Для построения счетчика с большей разрядностью используются выходы прямого и обратного переноса. С выхода прямого переноса импульсы подаются на вход прямого счета следующего каскада. Импульсы обратного переноса подаются на вход обратного счета следующего каскада.



DIP16  
Пластик



Тип микросхемы	КР153ЗИЕ6
Фирма производитель	СНГ
Функциональные особенности	Двоично-десятичный реверсивный счетчик (4-разрядный)
T, C	-10...+70
I <sub>cc</sub> , мА	22
T <sub>pHL</sub> max, нс	18
T <sub>pLH</sub> max, нс	16
f <sub>T</sub> , МГц	20
Корпус	DIP16