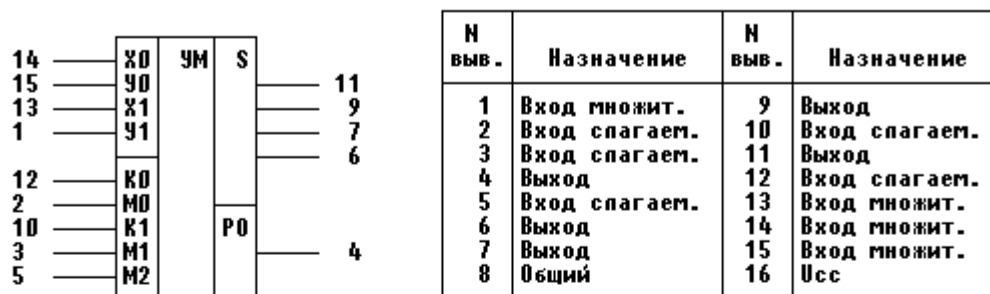


# K561, K564, K176, K561ИП5

## *Универсальный двухразрядный умножитель*



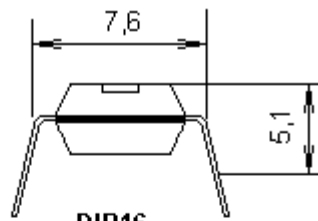
*Таблица истинности*

Входы								Выходы			
X0	X1	Y0	Y1	K0	K1	M0	M1	S0	S1	S2	S3
0	0	1	1	0	0	0	0	0	0	0	0
0	1	0	0	1	0	1	0	0	1	0	0
0	0	0	0	0	0	0	1	0	1	0	0
0	0	1	1	0	0	0	1	0	1	0	0
1	0	0	0	0	1	0	0	0	1	0	0
1	0	0	1	1	0	1	0	0	0	1	0
0	1	1	0	0	1	0	0	0	0	1	0
0	1	0	0	0	0	0	0	0	0	1	0
1	1	0	0	1	0	1	1	0	0	1	0
1	0	1	0	1	0	1	1	1	0	1	0
1	1	1	0	0	1	0	1	1	1	1	0
0	1	1	1	1	0	1	0	0	0	0	1
1	1	1	1	1	1	1	1	1	1	1	1

Микросхема содержит ячейку умножения двух 2-разрядных чисел, реализующих функцию:  $S=(XY)+K+M$ ; где  $S$  – выход суммы;  $X, Y$  – сомножители;  $K, M$  – слагаемые.

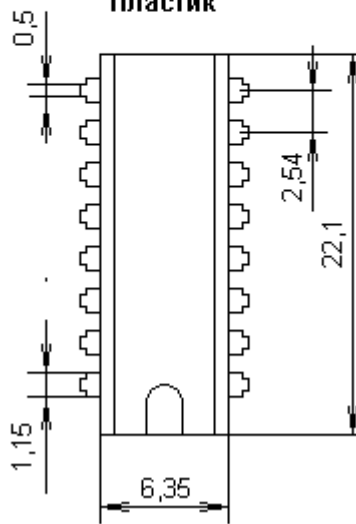
$P0$  - выход переноса.

Для перемножения чисел, имеющих  $m$  и  $n$  разрядов потребуется схема, содержащая  $m*n/4$  подобных микросхем.



DIP16

Пластик



Тип микросхемы	K561ИП5
Фирма производитель	СНГ
Функциональное назначение	2-разрядный умножитель
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	500
Напр. сиг.	K0-C0
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
Icc, мкА при Vdd=5В	0.005
TrHL tip, нс при Vdd=5В	100
TrLH tip, нс при Vdd=5В	100
TrHL max, нс при Vdd=5В	270
TrLH max, нс при Vdd=5В	270
Vil(Vnl), В при Vdd=10В	3
Vih(Vnh), В при Vdd=10В	7
Icc, мкА при Vdd=10В	0.01
TrHL tip, нс при Vdd=10В	50
TrLH tip, нс при Vdd=10В	50
TrHL max, нс при Vdd=10В	115
TrLH max, нс при Vdd=10В	115
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
Icc, мкА при Vdd=15В	0.015
TrHL tip, нс при Vdd=15В	40
TrLH tip, нс при Vdd=15В	40
TrHL max, нс при Vdd=15В	85
TrLH max, нс при Vdd=15В	85
Корпус	16DIP