

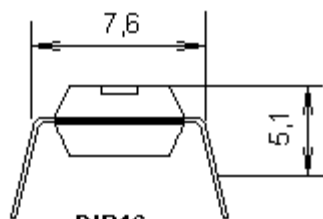
Полный четырехразрядный сумматор со сквозным переносом

15	B4	SM	CR0	14	N выв.	Назначение	N выв.	Назначение				
1	A4			13					1	Вход разрядов числа А	9	Вход переноса
2	B3			S4					2	Вход разрядов числа В	10	Выход разрядов
3	A3			S3					3	Вход разрядов числа А	11	Выход разрядов
4	B2								4	Вход разрядов числа В	12	Выход разрядов
5	A2			S2					5	Вход разрядов числа А	13	Выход разрядов
6	B1								6	Вход разрядов числа В	14	Выход сквоз. переноса
7	A1			S1					7	Вход разрядов числа А	15	Вход разрядов числа В
9	CR								8	Общий	16	Ucc

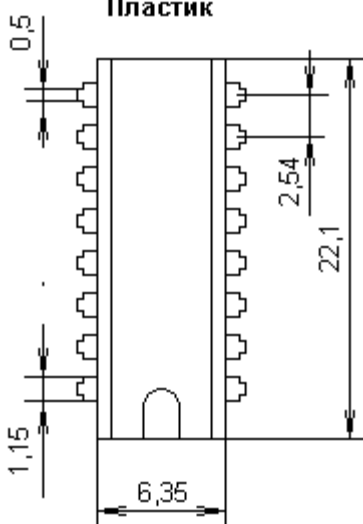
Таблица истинности

A_i	B_i	P_{i-1}	S_i	P_i
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	1	0
1	0	1	0	1
1	1	0	0	1
1	1	1	1	1

Примечание. P_{i-1} - перенос из предыдущего разряда; P_i - перенос в последующий разряд.



DIP16
Пластик



Тип микросхемы	К561ИМ1
Фирма производитель	СНГ
Функциональное назначение	4-разрядный сумматор
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	300
Напр. сиг.	A.B-SUM
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
Icc, мкА при Vdd=5В	<20
ТрНL тип, нс при Vdd=5В	60
ТрЛH тип, нс при Vdd=5В	60
ТрНL max, нс при Vdd=5В	150
ТрЛH max, нс при Vdd=5В	150
Vil(Vnl), В при Vdd=10В	3
Vih(Vnh), В при Vdd=10В	7
Icc, мкА при Vdd=10В	<40
ТрНL тип, нс при Vdd=10В	30
ТрЛH тип, нс при Vdd=10В	30
ТрНL max, нс при Vdd=10В	60
ТрЛH max, нс при Vdd=10В	60
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
Icc, мкА при Vdd=15В	<80
ТрНL тип, нс при Vdd=15В	20
ТрЛH тип, нс при Vdd=15В	20
ТрНL max, нс при Vdd=15В	50
ТрЛH max, нс при Vdd=15В	50
Корпус	16DIP