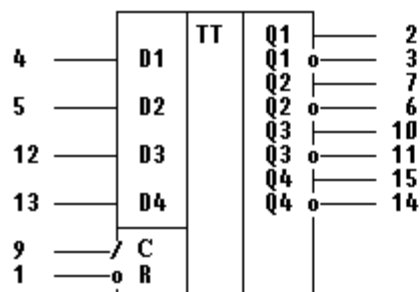


ТТЛШ(К555,SN74LS,DL,USI74LS.ШМ, К555ТМ8

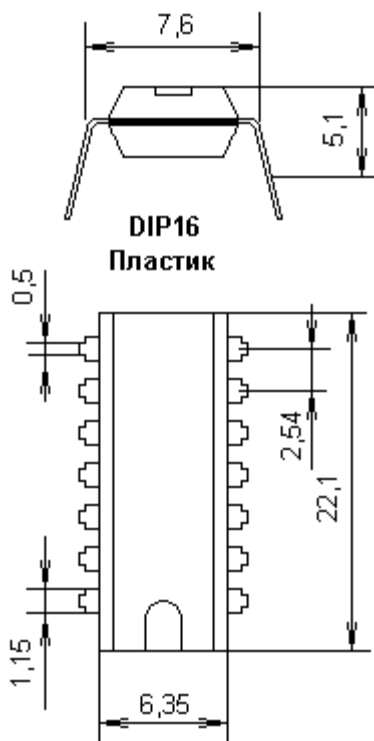
Четыре синхронных D-триггера



Н выв.	Назначение	Н выв.	Назначение
1	Вход "сброс"	9	Вход синхронизации
2	Выход Q1	10	Выход Q3
3	Выход Q1	11	Выход Q3
4	Вход D1	12	Вход D3
5	Вход D2	13	Вход D4
6	Выход Q2	14	Выход Q4
7	Выход Q2	15	Выход Q4
8	Общий	16	Ucc

Входы			Выход	
R	C	D	Q	Q̄
L	X	X	L	H
H	L=>H	H	H	L
H	L=>H	L	L	H
H	L	X	Q ₀	Q ₀

Микросхема представляет собой четыре D-триггера, с прямыми и инверсными выходами и предназначена для создания устройств памяти широкого применения. Отличительная особенность - наличие общих для всех триггеров синхроввода C и входа сброса R. Тактирование осуществляется передним фронтом синхросигнала C, а установка прямых выходов в состояние низкого уровня - низким уровнем напряжения на входе R.



Тип микросхемы	K555TM8
Фирма производитель	СНГ
Функциональные особенности	4 синхронных D-триггера
T, C	0...+70
Icc, мА	18
TrHL max, нс	26
TrLH max, нс	21
Корпус	DIP16