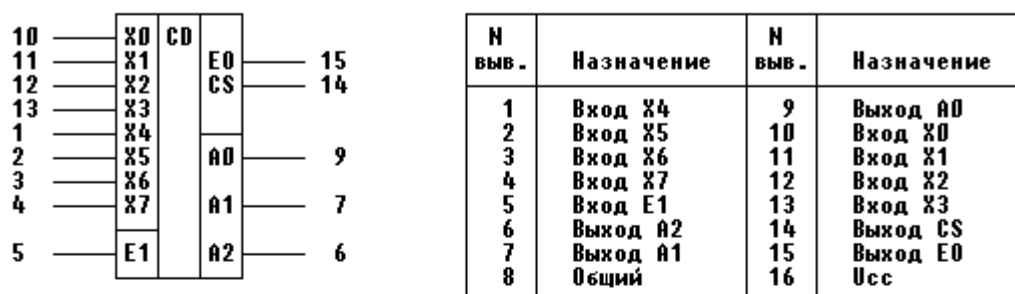
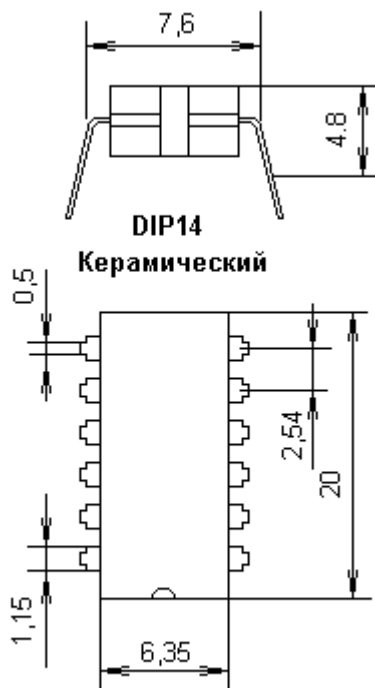


Шифратор приоритетов 8-3.*Таблица истинности*

ВХОДЫ									ВЫХОДЫ				
E1	X0	X1	X2	X3	X4	X5	X6	X7	A2	A1	A0	CS	E0
H	x	x	x	x	x	x	x	x	H	H	H	H	H
L	H	H	H	H	H	H	H	H	H	H	H	H	L
L	x	x	x	x	x	x	x	L	L	L	L	L	H
L	x	x	x	x	x	x	L	H	L	L	H	L	H
L	x	x	x	x	x	L	H	H	L	H	L	L	H
L	x	x	x	L	H	H	H	H	L	H	H	L	H
L	x	x	L	H	H	H	H	H	H	L	L	L	H
L	x	L	H	H	H	H	H	H	H	H	L	L	H
L	L	H	H	H	H	H	H	H	H	H	H	L	H

Микросхема представляет собой шифратор приоритетов восьми входов - трёх выходов и предназначен для преобразования сигналов в двоичный код.

Активным для шифратора и на входе и на выходе является низкий уровень. Преобразование происходит когда на входе разрешения E1 присутствует низкий уровень. Для наращивания разрядности дешифрации возможно соединение нескольких микросхем, при этом вход старшего разряда шифратора X7 соединяют с входом разрешения E1 следующего шифратора. Выход E0 является выходом схемы и входных шин шифратора. Выход CS, обеспечивает на выходе ЛЭ признак выбора следующей группы.



Тип микросхемы	К555ИБ1
Фирма производитель	СНГ
Функциональные особенности	Приоритетный шифратор 8 каналов 3 Т,С
Iss,мА	40
ТрНЛ max,нс	40
ТрЛН max,нс	55
Корпус	DIP16