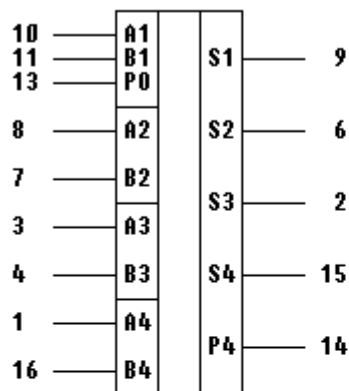


4-разрядный двоичный сумматор



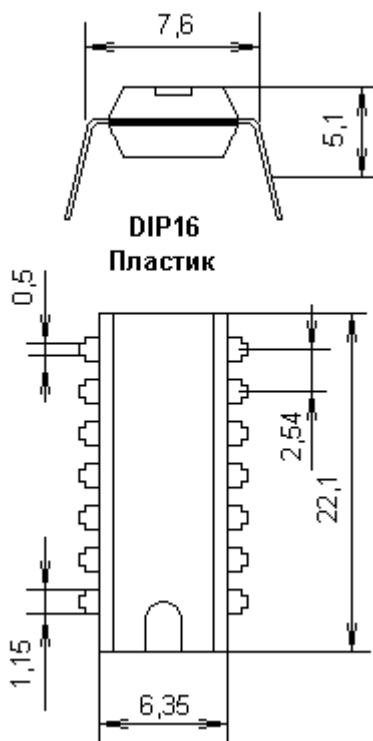
Н выв.	Назначение	Н выв.	Назначение
1	Вход А4	9	Выход S1
2	Выход S3	10	Вход А1
3	Вход А3	11	Вход В1
4	Вход В3	12	Общий
5	Ucc	13	Вход P0
6	Выход S2	14	Выход P4
7	Вход В2	15	Выход S4
8	Вход А2	16	Вход В4

Микросхема представляет собой быстродействующий полный сумматор. Он принимает два четырёхразрядных слова по входам данных A_n, B_n , а по входу P_n сигнал переноса. Сумматор работает как с положительной (высокий уровень - единица), так и с отрицательной логикой (низкий уровень - единица).

Суммирование происходит согласно уравнению:

$$C_n + 2^0(A_0 + B_0) + 2^1(A_1 + B_1) + 2^2(A_2 + B_2) + 2^3(A_3 + B_3) = 2^0 \Sigma_0 + 2^1 \Sigma_1 + 2^2 \Sigma_2 + 2^3 \Sigma_3 + 2^4 C_{n+1}$$

Если выбрана положительная логика то вход C_n нельзя оставлять свободным, если он не используется необходимо соединить его с низким уровнем.



Тип микросхемы	K155ИМ3
Фирма производитель	СНГ
Функциональные особенности	2-разрядный двоичный сумматор
T, C	-10...+70
I _{cc} , мА	78
Tr _{HL} max, нс	45
Tr _{LH} max, нс	40
Корпус	DIP16