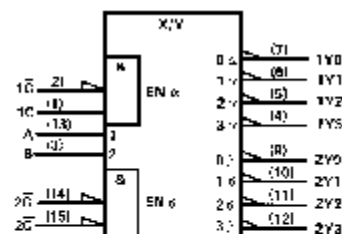


ТТЛ(K155,K133SN74,CDB4,MH74,USY74, K155ИД4

Сдвоенный дешифратор-мультиплексор 2-4.



Входы и выходы мультиплексора имеют 4-битный адрес, адрес дешифратора имеет 2-битный адрес, выходы дешифратора имеют 4-битный адрес. Входы и выходы дешифратора имеют 4-битный адрес.

Эта схема может быть использована в качестве двойного дешифратора 2-4 и двойного дешифратора 2-4 и двойного дешифратора 2-4 и двойного дешифратора 2-4.

Таблица истинности в режиме двойного дешифратора 2-4 и дешифратора 2-4.

| ВХОДЫ   |   |   |   | ВЫХОДЫ      |   |   |   | Адрес       |   |   |   | Адрес       |   |   |   |
|---------|---|---|---|-------------|---|---|---|-------------|---|---|---|-------------|---|---|---|
| A B C D |   |   |   | Y0 Y1 Y2 Y3 |   |   |   | Y0 Y1 Y2 Y3 |   |   |   | Y0 Y1 Y2 Y3 |   |   |   |
| X       | X | X | X | X           | X | X | X | X           | X | X | X | X           | X | X | X |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |

Двойной дешифратор 2-4.

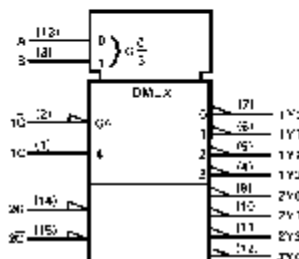
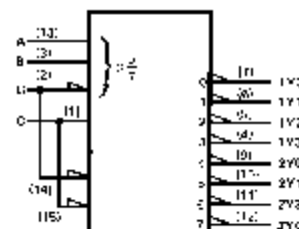


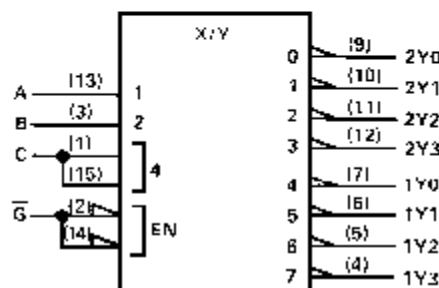
Таблица истинности в режиме дешифратора 2-4 и дешифратора 2-4.

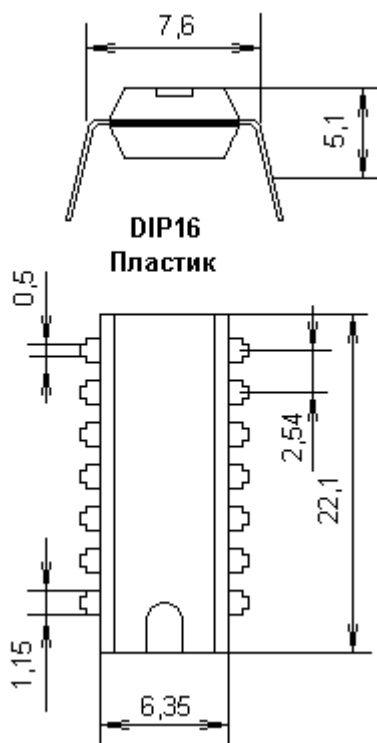
| ВХОДЫ   |   |   |   | ВЫХОДЫ      |   |   |   | Адрес       |   |   |   | Адрес       |   |   |   |
|---------|---|---|---|-------------|---|---|---|-------------|---|---|---|-------------|---|---|---|
| A B C D |   |   |   | Y0 Y1 Y2 Y3 |   |   |   | Y0 Y1 Y2 Y3 |   |   |   | Y0 Y1 Y2 Y3 |   |   |   |
| X       | X | X | X | X           | X | X | X | X           | X | X | X | X           | X | X | X |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |
| L       | L | L | L | L           | L | L | L | L           | L | L | L | L           | L | L | L |

Дешифратор 2-4.



Дешифратор 2-4.





|                            |                                          |
|----------------------------|------------------------------------------|
| Тип микросхемы             | К155ИД4                                  |
| Фирма производитель        | СНГ                                      |
| Функциональные особенности | Сдвоенный дешифратор-демультиплексор 2-4 |
| Т,С                        | 0...+70                                  |
| I <sub>сс</sub> ,мА        | 40                                       |
| ТрНЛ max,нс                | 32                                       |
| ТрЛН max,нс                | 32                                       |
| Корпус                     | DIP16                                    |